

Contrôle continu : Evaluations des TP (25%) et devoir surveillé en 2h (75%)

## Infos pratiques

---

- > ECTS : 3.0
- > Nombre d'heures : 34.0
- > Langue(s) d'enseignement : Français
- > Niveau d'étude : BAC +4
- > Période de l'année : Enseignement septième semestre
- > Méthodes d'enseignement : En présence
- > Forme d'enseignement : Cours magistral et Travaux dirigés et Travaux pratiques
- > Ouvert aux étudiants en échange : Oui
- > Campus : IUT Ville d'Avray
- > Composante : Systèmes Industriels et techniques de Communication
- > Code ELP : 4Z7LEDSP

## Bibliographie

---

<http://www.analog.com/en/processors-dsp/sharc/adsp-21065l/products/product.html>

## Contact(s)

- > **Shah nawaz Burokur**  
Responsable pédagogique  
sburokur@parisnanterre.fr

## Présentation

---

- \* Présentation de l'architecture d'un processeur de signal, spécificités
- \* Développement logiciel mixte (assembleur/C)
- \* Utilisation de bibliothèques spécialisées
- \* Outils de profiling, optimisation logiciel

## Objectifs

---

- \* Programmation sur cible
- \* Programmation en langage assembleur
- \* Débogage

## Compétences visées

---

- \* Programmation sur cible
- \* Programmation en langage assembleur
- \* Débogage

## Examens

---